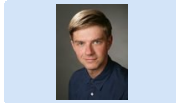


Startseite » Mitarbeiter » Archiv » Tim Wegner

## Tim Wegner

Dr.-Ing. Tim Wegner



### Forschungsgebiete - Dissertation

- Modellierung und Steuerung der Temperaturverteilung Network-on-Chip-basierter Systeme

### Projekte

- [www.networks-on-chip.com](http://www.networks-on-chip.com)
- Forschungsplattform GAN\_MED (BMBF)

### Lehrveranstaltungen

- Seminar: Digitale Systeme
- Seminar: Selected Topics in VLSI Design

### Publikationen

Christoph Niemann, Tim Wegner, Dirk Timmermann, Frank Sil Torres:

**Low Overhead in Situ Aging Monitoring and Proactive Aging Management**  
In Proceeding of the IEEE Symposium on Circuits and Systems (ISCAS 2016), pp. 2799-2802, Electronic ISBN: 978-1-4799-5341-7, DOI:10.1109/ISCAS.2016.7539174, Montreal, Kanada, Mai 2016

Peter Daniells, Vlado Altmann, Jan Skodzik, Tim Wegner, Achim Koerner, Dirk Timmermann: **P-DONAS: A P2P-based Domain Name System in Access Networks**, ACM Trans. Internet Technol., New York, NY, USA, Juli 2015

Martin Bialke, Peter Penndorf, Tim Wegner, Thomas Bahls, Christoph Havemann, Jens Pleigs, Wolfgang Hoffmann:

**A workflow-driven approach to integrate generic software modules in a Trusted Third Party**  
Journal of Translational Medicine, DOI 10.1186/s12967-015-0545-6, Greifswald, Deutschland, Juni 2015

Martin Bialke, Thomas Bahls, Christoph Havemann, Jens Pleigs, Kerstin Weitmann, Tim Wegner, Wolfgang Hoffmann:

**MOSAIC. A modular approach to data management in epidemiological studies**  
METHODS OF INFORMATION IN MEDICINE, Greifswald, Deutschland, Juni 2015

Gorski, P.; Wegner, T.; Timmermann, D.

**Centralized and software-based run-time traffic management inside configurable regions of interest in mesh-based Networks-on-Chip (Folien)**  
11th International Symposium in Applied Reconfigurable Computing (ARC 2015), pp. 179-190, ISBN: 978-3-319-16213-3, Bochum, Deutschland, April 2015

Gorski, P.; Wegner, T.; Timmermann, D.

**Joint consideration of performance, reliability and fault tolerance in regular Networks-on-Chip via multiple spatially-independent interface terminals (Folien)**  
Testmethoden und Zuverlässigkeit von Schaltungen und Systemen (TuZ 2015), pp. 90-93, Bad Urach, Deutschland, März 2015

Gorski, P.; Wegner, T.; Timmermann, D.

**Evaluation of a software-based centralized traffic management inside run-time reconfigurable regions-of-interest of a mesh-based Network-on-Chip topology (Folien)**  
18. Workshop Methoden und Beschreibungssprachen zur Modellierung und Verifikation von Schaltungen und Systemen (MBMV 2015), pp. 63-72, ISBN: 978-3-00-048889-4, Chemnitz, Deutschland, März 2015

Gorski, P.; Wegner, T.; Gag, M.; Timmermann, D.

**Reliable Low Power Chips**  
Workshop Life, Light and Matter, LLM Department, University of Rostock, Rostock, Deutschland, Juni 2014

Wegner, T.; Gag, M.; Timmermann, D.

**Efficiency Analysis of Approaches for Temperature Management and Task Mapping in Networks-on-Chip**

In Advancing Embedded Systems and Real-Time Communications with Emerging Technologies, Information Science Reference (an imprint of IGI Global), pp. 368-398, DOI: 10.4018/978-1-4666-6034-2.ch015, ISBN: 978-1-466660342, Hershey, Pennsylvania, USA, Juni 2014

Gag, M.; Wegner, T.; Gorski, P.; Tockhorn, A.; Timmermann, D.

**System level modeling of Networks-on-Chip for power estimation and design space exploration (Folien)**

**16. Workshop Methoden und Beschreibungssprachen zur Modellierung und Verifikation von Schaltungen und Systemen (MBMV 2013)**, pp. 25-34, ISBN: 978-3-86009-147-0, Rostock-Warnemünde, Deutschland, März 2013

Wegner, T.; Gag, M.; Timmermann, D.

**Performance Analysis of Temperature Management Approaches in Networks-on-Chip**

International Journal of Embedded and Real-Time Communication Systems (IJERTCS), pp. 19-41, Vol. 3, Nr. 4, DOI:10.4018/ijertcs.2012100102, ISBN: 1947-3184, Hershey, PA, USA, Dezember 2012

Gag, M.; Wegner, T.; Waschki, A.; Timmermann, D.

**Temperature and On-chip Crosstalk Measurement using Ring Oscillators in FPGA (Folien)**  
15th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS 2012), pp. 201-204, ISBN: 978-1-4673-1185-4, Tallinn, Estland, April 2012

Wegner, T.; Gag, M.; Timmermann, D.

**Impact of Proactive Temperature Management on Performance of Networks-on-Chip (Folien)**

International Symposium on System-on-Chip 2011 (SoC 2011), pp. 116-121, ISBN: 978-1-4577-0670-7, Tampere, Finnland, November 2011

Gag, M.; Gorski, P.; Wegner, T.; Timmermann, D.

**Evaluation of Switch-to-Switch Header File Protection Schemes in Networks-on-Chip (Folien)**  
5. GMM/GITG- Fachtagung Zuverlässigkeit und Entwurf (ZuE 2011), pp. 108-115, ISBN: 978-3-8007-3357-6, Hamburg, Deutschland, September 2011

Wegner, T.; Gag, M.; Timmermann, D.; Uhrmacher, A.

**Reduction of Thermal Imbalances and Hot Spots in Networks-on-Chip Using Proactive Temperature Management (Folien)**

5. GMM/GITG- Fachtagung Zuverlässigkeit und Entwurf (ZuE 2011), pp. 84-91, ISBN: 978-3-8007-3357-6, Hamburg, Deutschland, September 2011

Wegner, T.; Cornelius, C.; Tockhorn, A.; Timmermann, D.

**Monitoring and Control of Temperature in Networks-on-Chip**  
Sixth Doctoral Workshop on Mathematical and Engineering Methods in Computer Science (MEMICS'10) – Selected Papers, OpenAccess Series in Informatics (OASIS), pp. 124-131, ISBN: 978-3-938997-22-4, Schloss Dagstuhl, Germany, März 2011

Wegner, T.; Cornelius, C.; Gag, M.; Tockhorn, A.; Uhrmacher, A.

**Simulation of Thermal Behavior for Networks-on-Chip (Folien)**  
28th NORCHIP Conference, pp. 1-4, ISBN: 978-1-4244-8971-8, Tampere, Finnland, November 2010

Wegner, T.; Cornelius, C.; Tockhorn, A.; Timmermann, D.

**Monitoring and Control of Temperature in Networks-on-Chip (Folien)**  
6th Doctoral Workshop on Mathematical and Engineering Methods in Computer Science (MEMICS 2010), pp. 184-192, ISBN: 978-80-87342-10-7, Mikulov, Tschechische Republik, Oktober 2010

Gag, M.; Wegner, T.; Timmermann, D.

**System Level Power Estimation of System-on-Chip Interconnects in Consideration of Transition Activity and Crosstalk (Folien)**

International Workshop on Power and Timing Modeling, Optimization and Simulation (PATMOS 2010), pp. 21-30, ISBN: 978-3-642-17751-4, Grenoble, Frankreich, September 2010

Suchbegriff...



Mitarbeitersuche...



### Kontakt

Besucher:  
Fakultät für Informatik und  
Elektrotechnik  
Institut für Angewandte  
Mikroelektronik und Datentechnik  
Haus 1, Raum 1207 (Sekretariat)  
Richard Wagner Str. 31  
18 119 Rostock-Warnemünde  
Tel.: +49 381 498 7251  
Tel.: +49 381 498 7251  
Fax: +49 381 498 118 7251  
Email  
Postanschrift:  
Universität Rostock  
Institut für Angewandte  
Mikroelektronik und Datentechnik  
18051 Rostock

### Schnelleinstieg

[Publikationen](#)

[Anfahrt](#)

[Kontakt](#)

[Laborpraktikum](#)

[Lehrangebot](#)

[Highlights](#)

[Projekte](#)